# Desarrollo de HW modular para la realización de prácticas de electrónica de potencia

# Óscar Lucía, Claudio Carretero, Jesús Acero, José M. Burdío

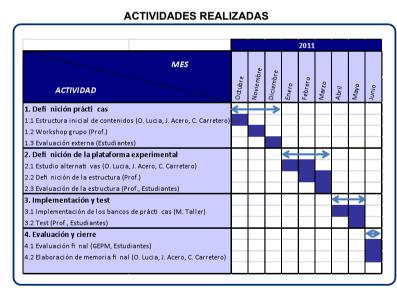
Departamento de Ingeniería Electrónica y Comunicaciones. olucia@unizar.es

Contexto: Actualmente se utilizan principalmente dos metodologías para las prácticas de laboratorio de electrónica de potencia:

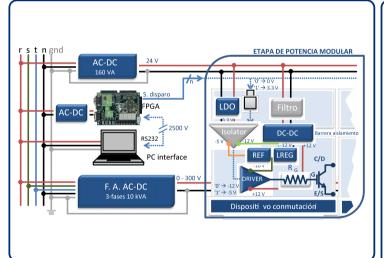
- 1. Prácticas de montaje por parte del alumno → Pueden resultar excesivamente complejas
- 2. Plataformas de ensayo previamente montadas → Favorecen la pasividad del alumno

Objetivo: Desarrollo de un conjunto de prácticas y la plataforma experimental para llevarlas a cabo que combine las ventajas de las anteriores.

## **Desarrollo:**



### PLATAFORMA DE PRÁCTICAS PROPUESTA



#### **EJEMPLO DE RESULTADOS**

L<sub>eq</sub> R<sub>eq</sub> C<sub>r</sub> C<sub>r</sub>

**Conclusiones.** Como resultado de este PID se han propuesto una colección de prácticas de laboratorio y una plataforma experimental que permite, en parte, suplir los inconvenientes de las anteriores propuestas. Los trabajos futuros se centrarán en asegurar una fiabilidad y mantenimiento óptimos, así como la seguridad del estudiante.

